4200A-SCSパラメータ・アナライザを用いた 1/f電流ノイズ測定

アプリケーション・ノート



はじめに

電子デバイスは、本質的に、熱(ジョンソン)ノイズ、ショットノイズ、ホワイト(広 帯域)ノイズ、および1/f (フリッカ)ノイズを含む異なるタイプのノイズ源を持ち ます。1/fノイズは、電流(ISD)またはパワー(PSD)スペクトル密度が周波数 に反比例する低周波電子ノイズです。半導体デバイス、ある種の抵抗器、 グラフェンのような2D材料、さらには化学電池を含む多くの種類の電子部品 は1/fノイズを示します。多くの場合、デバイスの1/fノイズは、電流を時間の関 数として測定し、そのデータを周波数ドメインに変換することによって決定されま す。高速フーリエ変換(FFT)は、時間ドメインのデータを周波数ドメインのデータ に変換するための一般的な方法です。

測定セットアップのノイズ源は、異なるノイズ源から発生しますが、その1つが測定 機器そのものです。被測定デバイス(DUT)のノイズ特性を抽出するには、測定 器のノイズをDUTのノイズより小さくする必要があります。

ソース・メジャー・ユニット(SMU)とパルス・メジャー・ユニット(PMU)は、Keithley 4200A-SCSパラメータ・アナライザのモジュールで、時間ドメインで電流と電圧を 測定することができます。SMUおよびPMUは、ClariusソフトウェアのFormulator に内蔵されたFFT関数を使用して、周波数ドメインのパラメータに変換することが 可能な一定の速度で測定を行うことができます。4200A-SCSの広範なテスト・ラ イブラリには、1/fノイズ、電流スペクトル密度、およびその他のACベースの測定パ ラメータ・アナライザザCパラメータ計算によるサンプル・テストが含まれています。

このアプリケーション・ノートでは、SMUとPMUの両方を使用して4200A-SCSで 1/fノイズ測定を行う方法を解説します。特に、次節では、1/fノイズの基本につ いて説明し、特定のレンジで電流スペクトル密度(ISD)を導出することによって 機器のノイズフロアを決定、MOSFETのドレイン電流1/fノイズを測定、2端子 デバイスで1/fノイズ測定を構成、さらには内蔵FFT機能について説明します。

1/fノイズ

フリッカ、あるいは1/fのノイズは、多くの周波数にわたって広がりますが、多くの場合、 <100Hzで観測されます。デバイスの代表的なノイズ電流スペクトルを図1に示しま す。1/fノイズの場合、スペクトル密度は周波数に反比例します。しかし、対数目盛で は、スペクトル密度と周波数は線形的に関連しているように見えます。熱ノイズ、ある いはホワイトノイズは、周波数の関数として一定のままです。コーナ周波数は、 1/fノイズ・カーブがグラフ上の熱ノイズと交差する部分です。



図1 デバイスの典型的な電流ノイズ・スペクトル

デバイスの1/fノイズの測定

1/fノイズを求めには多くの方法がありますが、図2で示しているのがDC測定 器を使う方法です。この例では、MOSFETのゲートとドレイン両方に電圧を かけて、一定のサンプル・レートでドレイン電流を測定します。電流計で取得 した時間ベースの電流測定値は、FFT計算を行うことで電流ノイズ・スペク トル密度(ISD)と周波数に変換されます。FFT機能を使用するには、電流 測定と時間測定が等間隔になることが必要になります。



図2 MOSFETの1/fドレイン電流ノイズを測定するための回路

図3に示すように、回路内の2つの電源は、ソース電圧と電流の測定が可能な2つ のSMU(またはPMUチャネル)に置き換えることができ、MOSFETのI-V特性の測 定にも使用できます。この例では、SMU1は、ゲート端子に接続され、ゲート電圧 を印加し、SMU2は、ドレイン端子に接続され、ドレイン電圧を印加しドレイン電 流を測定します。



図3 2つのSMU を使用した1/f ドレイン電流ノイズの測定

4200AのSMUは、6^{1/2}桁の分解能を持ち、通常、PMUよりも低いDCノイズ を持ちますが、電流測定速度は、PMUよりも遅く、帯域幅は低くなります。 PMUはノイズを犠牲にして高速電流測定を行うことが可能です。使用する機器のノイズは、期待されるデバイス・ノイズよりも十分に低いノイズ・レベルである必要があります。これは、次のセクションで説明するように、オープン回路で測定器のノ イズ・レベルを導出することによって特定することができます。

オープン回路によるSMUおよびPMUノイズの決定

SMUまたはPMUの機器ノイズは、オープン回路で導出されます。それらのノ イズを判断するには、Force Hi 端子とSense HI 端子の両方に金属キャ ップをかぶせ、機器を1時間ウォームアップします。機器がプローバに接続さ れている場合は、テストを開始する前にプローブを上げます。

Clariusソフトウェアは、ノイズ試験において機器を制御するために使用 されます。次節では、そのソフトウェアでSMUとPMUの両方のISDテスト を設定する方法について説明します。

SMU電流スペクトル密度 vs 周波数

Clariusライブラリにおける"*SMU current Spectral Density(smu-isd)* test"は、SMUによって取得された電流測定値および時間測定値から、 周波数の関数としてISDを算出します。

ormula Set	1mA Range		2								
Run3 Formu	ılas List										
IIM = FFT_I	(AI, 0)									Dele	te
Choose a fo	ormula										
IIM = FFT_I	(AI, 0)										
IR = FFT_R(AI,0)									Add/Lin	odate
PWR = IIM*	2+IR^2									Add/of	Judic
FREQ = FFT	_FREQ(TIME, 5)										
PTS = LAST	POS(IIM)										
T = AT(TIME	E,LASTPOS(IIM))-AT	(TIME, FIR:	STPOS(II	M))					Р	LINFITXINT	-
BW = (PTS-	1)/T								<u> </u>	2	
ISD = SQRT	(2*PWR/(PTS*BW))									LOGFITA	
	AI	4	5	6	*	EE	LO	GFITB	TANFIT	TANFITSLP	
	AV						TAN	TXINT	TANFITYINT	POLY2FIT	
	IIM	1	2	3	-	(POLY	2COEFF	POLYNFIT	REGFIT	
				-			REG	FITSLP	REGFITXINT	REGFITYINT	
	IK.		U	P=		,	FFT				1 1
P	WR				^		FI	FT_R	FFT_I	FFT_FREQ	
F	REQ					~	IF	FT_R	IFFT_I	FFT_FREQ_P	
							SM	OOTH			
1	PTS	ABS		SQRT		EXP	Misc			1	
		2	_			2					

図4 smu-isd testの式

このテストをプロジェクト・ツリーに追加するには、Test Libraryで*smu-isd* を 検索し、プロジェクト・ツリーに追加します。このテストでは、ノーマル・スピード・モ ードを使用して3つの異なる電流レンジでオープン回路電流を測定します。 Formulatorでは、FFT方程式によって、図4の画面キャプチャに示すように、 電流、電力、周波数、帯域幅、およびISDの実数成分と虚数成分が導出され ます。FormulatorでのFFT関数の詳細は付録Aに記載されています。

電流はオープン回路で測定されるため、SMUのノイズ・フロアはこのテストで決定されます。周波数はタイミング設定によって変化します。

計算により、A/sqrt(Hz)で測定される電流ノイズ密度が導出されます。これは、アンペアで測定される単なるDC測定のノイズと同じではありません。 FFTで表される電流スペクトル密度はここでは次のように定義されます:

ISD = sqrt((2*PWR)/(PTS*BW))

ここで、PWR は電流振幅二乗、またはPWR = Im(I)^2 + Re(I)^2

IIM = FFT で計算された電流のフーリエ成分の虚数成分

IR = FFTで計算された電流のフーリエ成分の実数成分

BWは時間サンプリングの帯域幅

PTSはポイントの数であり、2のべき乗

帯域幅(BW)は、1/dtとして定義され、dtは、2つの測定間の時間間隔で あり、すべての測定間の時間間隔が一定値であると仮定します。

この試験から、パワースペクトル密度(PSD)は、以下の式を加えることによって導出 することも可能です:

PSD = (2*PWR)/(PTS*BW)

図5は、このテストを使用して生成されたグラフで、4つの異なるレンジで0Vの オープン回路電流ノイズを測定したものです:

100mA、1mA、1µA、および1nA。このテストでは、デフォルトで使用される標準速度モードの代わりに、カスタム速度モードが使用されています。カスタム速度 モードでは、タイミング・パラメータをさらに定義することができます。



図5 SMUからのオープン回路電流データの電流スペクトル密度 vs. 周波数

SMUの測定速度は、Test Settings(テスト設定)ウィンドウで制御します。 Custom Speedモードでパラメータを調整すると、帯域幅を定義するサンプリング・ レートが変わります。SMUに対し直接測定時間を設定できない場合でも、時間、 帯域幅、試験周波数を測定し、計算してSheetに返すことができます。 サンプリング・レートを上げると、ノイズはほぼ一定に保たれますが、ISDカーブは、 サンプリング・レートの上げ下げによって、Frequency 軸上で左右にずれます。 通常、速度モードを設定する場合、各測定の速度とノイズの間にはトレードオフ が存在します。測定速度が速いほど、ノイズが高くなり、サンプル・レートを遅くして 測定すると、帯域幅が小さくなり、ノイズが低くなります。

この試験における読取り値は、固定電流レンジで得られています。自動レンジで はなく固定レンジを使用することは、FFT 計算に必要な各読み取り値の測定時 間を一定に維持するために重要です。

サンプリング・テスト・モードは、一定のバイアスを印加するため使用されます。この モードでは、読み値の数を入力する必要があります。FFT計算を行う場合に、た とえ多数の読み取り値が望ましいとしても、実用的ではありません。この例では、 2048が2の累乗であるため、2048の読み取り値が取られています。FFTを使 用すると、読み取り回数が自動的に2の次に低いべき乗に減少します。表1に *smu-isd* Testで使用される式をリストします。

表1 smu-isd Testの式

	解説
IIM	虚数電流アレー: IIM=FFT_I(AI,0)
IR	実数電流アレー: IR=FFT_R(AI,0)
PWR	電力: PWR=IIM^2 + IR^2
FREQ	周波数アレー: FREQ=FFT_FREQ(TIME, 5)
PTS	(FFT計算データの)総点数: PTS=LASTPOS(IIM)
Т	(FFT計算データの)総試験時間:
	T=AT(TIME, LASTPOS(IIM))-AT(TIME,FIRSTPOS(IIM))
BW	带域幅: BW=(PTS-1)/T
ISD	電流スペクトル密度: ISD=SQRT((2*PWR)/ (PTS*BW))

PMU電流スペクトル密度 vs. 周波数

SMUと同様に、PMUのISDは、電流および時間の測定値とFFT計算から求め ることができます。オープン回路でPMU 電流スペクトル密度を計算するテスト *pmu-isd* は、Test Library に存在し、プロジェクト・ツリーに追加することがで きます。このテストは、*PMU_freq_time_ ulib* ユーザ・ライブラリの *PMU_sampleRate* ユーザ・モジュールを使用して生成できますが、同じユー ザ・ライブラリ内の*PMU_SMU_sampleRate*ユーザ・モジュールをこのテスト に使用することもできます。このテストでは、ユーザはCH1とCH2の両方の電圧バ イアスを入力し、CH2の電流レンジを選択し、トータル・テスト時間とサンプル・レ ートを指定できます。*pmu-isd*テストのConfigureビューの画面キャプチャを図 6に示します。

Instru	iment Configuratio	on				
PMU_ID	PMU1	-				
primary_SMU	SMU1	-				
secondary_SMU	SMU2	-				
SMUs bias 0V on	У			5	Timing Setup	
			Sar	npTime 1		s
			Sa	mpRate 20	48	samp
				al Camples - 6	SampTime * SampRa	te
			lot	ai samples = :		
		_	Tot	al Samples = : al Samples mu	ust be less than 3000	0
	Test Setup		Tot	al Samples = .	ust be less than 3000	0
ch1_V 0	Test Setup	v	Tot	al Samples mu	ust be less than 3000	0
ch1_V 0 ch2_V 0	Test Setup	v	Tot	al Samples mu	ust be less than 3000	0

図6 pmu-isd TestのConfigureビュー

SMU電流スペクトル密度測定と同様に、Formulatorには、テスト電流、電力、 周波数、および電流スペクトル密度の帯域幅、実数および虚数成分を導出する ためのいくつかの式があります。*pmu-isd* Testのこれらの式を表2に示します。 タイミング、レンジ、点数、および他の設定に関する情報は、SMU電流スペクトル 密度を導出するために説明されたものと同様です。

PMUの100 nA、100 μA、10mAレンジでの電流スペクトル密度対周波数のグ ラフを示す画面キャプチャを図7に示します。データはオープン回路で取得されたた め、これは、特定のサンプル・レート(SampRate)と総測定時間(SampTime) で取得された固定電流レンジでのPMUノイズの計算値を示しています。

式	解説
IIM	CH2 の虚数電流アレー: IIM=FFT_I(MEASI_CH2,0)
IR	CH2 の実数電流アレー: IR=FFT_R(MEASI_CH2,0)
PWR	電力: PWR=IIM^2+ IR^2
FREQ	周波数アレー: FREQ=FFT_FREQ(TIMEOUTPUT, 20)
PTS	(FFT計算データの)総点数: PTS=LASTPOS(IIM)
Т	(FFT計算データの)総測定時間: T=AT(TIMEOUTPUT, LASTPOS(IIM)) AT(TIMEOUTPUT, FIRSTPOS(IIM))
BW	带域幅: BW=(PTS-1)/T
ISD	電流スペクトル密度: ISD=SQRT(2*PWR/ (PTS*BW))

表2:PMUスペクトル密度試験のFormulator



図7 PMU電流スペクトル密度

pmu-isd Testでは、CH1 とCH2 の電圧は両方ともOVに設定されていま す。Configureビューで、総測定時間とサンプリング・レートを入力する。ポイント 数は、サンプル・レート×総測定時間に等しくなります。FFT計算がデータに対し て実行されるので、ポイントの総数が2の累乗となるように入力パラメータを選 択します。

最良の結果を得るには、最小512ポイントと最大4096ポイントが最適です。実施例で生成されたカーブは、1秒のサンプル時間および2048サンプル/秒のサンプル・レートを使用しました。これらの数値は、次章で説明するように、周波数を変更するために調整可能です。

最小および最大テスト周波数の設定

PMU_sampleRate またはPMU_SMU_sampleRate ユーザ・モジュールを使用してテストを作成すると、総測定時間と総点数の合計数から最小および最大の測定周波数を決定できます。

最小測定周波数は、最大総測定時間(SampTime)の逆数で算出されます:

Freqmin = 1/SampTime

例えば、総測定時間が100秒である場合、最小周波数=

Freqmin = 1/100 = 10 mHz

最大測定周波数は、サンプル・レートまたは1 秒あたりのサンプル数から算出され る。ナイキスト定理によれば、特定のサンプル・レートから得ることができる最も高 い周波数は、そのサンプル・レートを2で割ることによって導出されます。例えば、サ ンプル・レートが1024サンプル/秒である場合、最大周波数は512Hzになります。

サンプル・レートとテスト時間の調整による周波数範囲の拡大

PMU_sampleRate またはPMU_SMU_ sampleRateユーザ・モジュール を使用する場合、複数のテストを実行してグラフ上の周波数レンジを拡張できま す。これは、各テストに独自のサンプル・レートがあるためです。例えば、図8にグラフ 化されたデータは、100 nA PMUレンジで行われたオープン回路測定の5種類の テストのデータを結合したものです。各試験は1024ポイントですが、異なる測定時 間およびサンプル・レートで実施しています。表3に、グラフの各測定毎の色、合計 測定時間、サンプル・レート、および測定周波数レンジを示します。タイミング・パラ メータを調整し、実行履歴で複数の測定にチェックを入れることで、グラフ上の周波 数レンジを拡大できます。



図8 複数の測定履歴をチェックして、グラフ上で周波数を拡張

表3 図8 のグラフのタイミング・パラメータ

Run#	グラフの色	総試験時間 (S)	サンプル・レート (samples/s)	周波数レンジ (Hz)
Run1	青	100	11	0.01-5.5
Run2	紫	10	103	0.1-51
Run3	赤	1	1024	1-512
Run4	オレンジ	0.1	10240	10-5120
Run5	緑	0.01	102400	100-51200

MOSFETのドレイン電流の1/fノイズの決定

Clariusライブラリには、MOSFETのドレイン電流の1/fノイズを決定するテスト が存在します。そのテスト、*mosfet-isd*は、SMUを使用してゲートをバイアス し、PMUを使用してドレインをバイアスし、結果として生じるドレイン電流を測定 します。SMUの電圧源はPMUよりもノイズは低くなりますが、PMUはSMUより も速く電流を測定できます。ゲートのノイズは増幅され、ドレインに接続された電 流計によって測定されることに注意してください。

mosfet-isd Testを使用するための回路図を図9に示します。

SMUをゲートに接続し、PMUをドレインに接続します。ソース端子 とバルク端子は、OVを出力するGNDUに接続されています。



図9 SMUでゲート電圧を印加し、PMUでドレイン電流を測定

これらの測定を有効にするには、*mosfet-isd* Testをテスト・ライブラリか らプロジェクト・ツリーにコピーすします。このテストは、

PMU_freq_time_ulib ユーザ・ライブラリの

PMU_SMU_sampRate ユーザ・モジュールを使用して作成されました。このテストのConfigurationビューを図10に示します。このテストでは、 ユーザがPMUチャネル、SMU番号、PMUおよびSMU電圧出力、PMU電流レンジ、総測定時間、サンプリング・レートを設定します。

	apps audit#1					Key Para	meters	All Paramet	ers
Inst	rument Configuratio	n							
PMU_ID	PMU1	-							
pmu_ch	1								
		0							
primary_SMU	SMU1	•			(C)				
rimary_SMU	SMU1	•					Timing	Setup	1
rimary_SMU	SMU1	•			Sam	npTime 1	Timing	Setup	s
imary_SMU	SMU1				Sam	npTime 1 npRate 2	Timing 048	Setup] s] samp
orimary_SMU	SMU1	•			Sam San Tota	npTime 1 npRate 2 Il Samples =	Timing 048 SampTim	Setup e x SampRate]s]samp
rimary_SMU	SMU1 Test Setup	•			Sam San Tota Tota	npTime 1 npRate 2 Il Samples = Il Samples m	Timing 048 SampTim nust be les	Setup e x SampRate s than 30000]s]samp
pmu_V	SMU1 Test Setup 1.5	V			Sam San Tota Tota	npTime 1 npRate 2 Il Samples =	Timing 048 SampTim	Setup e x SampRate s than 30000]s]samp
pmu_V smu_V	SMU1 Test Setup 1.5 10	▼ ▼ ▼			Sam San Tota Tota	npTime 1 npRate 2 Il Samples =	Timing 048 SampTim nust be les	Setup e x SampRate s than 30000]s]samp
pmu_V smu_V smu_V	SMU1 Test Setup 1.5 10 10	v v v			Sam San Tota Tota	npTime 1 mpRate 2 al Samples =	Timing 048 SampTim	Setup e x SampRate s than 30000] s] samp

図10 mosfet-isd テストのConfigureビュー

このテストでは、SMU と PMU の両方が一定の電圧を出力し、一方、PMU は設定されたサンプリング・レートの電流を指定された時間周期で測定します。結果の電 流と時間は、シートに返され、FFT方程式を使用して、時間ベースの測定値を周波数ベースの測定値に変換します。特に、電流スペクトル密度(ISD)と周波数が計 算されます。MOSFET上のドレイン電流ノイズを測定した結果を図11に示します。



図11 MOSFETドレイン電流ISD vs. 周波数

この代わりに、図12の構成に示すように、SMUを使用してゲートにバイアスを与 え、ドレイン電流を測定することが可能です。ソース端子とバルク端子は、GNDU に接続されています。タイミング設定と電流レンジに応じて、帯域幅は約1mHz から<50Hz の範囲内にすることができます。SMUの分解能は6 1/2桁です。こ の試験は、SMUを使用し、FFTの式を追加して電流測定値を周波数ドメインに 変換する新しいITMを使用して容易に生成することができます。



図12 2台のSMUをMOSFETのゲートとドレインに接続

より高い帯域幅に対する代替案として、図13の例に示すように、2つのPMUチャネルを使用して1/fドレイン電流ノイズを測定します。PMU CH1はゲートに電圧 バイアスを印加し、PMU CH2はドレイン電圧を印加し、ドレイン電流と時間を 測定します。



図13 2つのPMU チャンネルを使用してGate 電圧を印加し、ドレイン電流 と時間を測定

2端子デバイスでの1/fノイズ測定の設定

1/fノイズは2端子デバイスでも導出可能です。以下の節では、ダイオード上でこれ らの測定を設定する方法について説明します。

図14に示すように、2端子デバイスのテストには1つのSMUを使用します。この 例では、SMUをダイオードのアノードに接続し、グランド・ユニット(GNDU)をカ ソードに接続しています。SMUは、ダイオードをバイアスし、結果として生じる電 流および時間を測定します。ISDを導出するために、ライブラリからの*smuisd* Testを使用します。



図14 単一のSMUを使用して定電圧を印加し、DC電流とDC時間を測定

別の方法は、SMUを使用して電圧を印加し、PMUを使用して結果として生じる 電流を測定することです。その場合、SMUの電圧源はPMUのそれよりノイズが低 いが、SMUより高速に測定が可能で、より高い周波数を得ることが可能です。

図15の例では、SMUはダイオードのアノードに接続され、電圧を供給します。 PMU CH1 はカソードに接続され、結果として生じる電流と時間を測定します。こ の設定を使用するには、新しいカスタム・テスト(UTM)を作成します。Configure ビューにおいて、PMU_freq_time_ulibのユーザ・ライブラリにおける、 PMU_SMU_sampleRateのユーザ・モジュールを選択します。



図15 ダイオードへのSMUでの電圧バイアスおよびPMUでの電流測定

最後に、3番目の方法として、2つのPMUチャネルを使用して電圧を供給し、 電流を測定します。この方法は、最も高い帯域幅を持ちますが、ノイズ量も 最も高くなります。

図16は、ダイオードの両側に接続された2つのPMUチャンネルを示していま す。PMU CH1は定電圧を印加し、PMU CH2で結果として生じる電流と時 間を測定します。ライブラリの*pmu-isd* Testを使用して、この設定を実行す ることができます。



図16 2つのPMUチャンネルを使用してダイオード電流を測定

まとめ

必要なノイズ・レベルと周波数に応じて、PMU とSMU の両方を使用して、デ バイスの1/f ノイズ測定を行うことが可能です。ユーザは、オープン回路と付属 のライブラリ・テストを使用して、特定のテスト構成のノイズ・フロアを検証できま す。ビルドインされているテストおよびFFT関数は、時間ドメインの測定値を周 波数ドメインに変換するために使用されます。

これにより、データを別のツールでダウンロードして分析する必要がなくなるため、 ユーザは重要なテスト結果をはるかに高速に取得することが可能です。

付録A

Clarius FormulatorにおけるFFTに関連する関数

Clarius ソフトウェアには、テストデータや他の関数式計算を行えるFormulatorが内蔵されている。Formulatorは、さまざまな計算機能、一般的な数学演算子、および一般的な定数を提供する。Clarius V1.9リリース以降、FFT式がFormulator に追加された。FFT関数を使用したFormulatorのスクリーンキャプチャを図17 に示す。

図17 FFTはClarius ソフトウェアのFormulatorで機能する

ormula Set	Future runs	- 1	E)							
Formulas Li	ist		-7/9							
Choose a fo	ormula								Dele	le.
Edit or Crea	te New Formula									
	C. Hell , difficie								Addrug	date
								Ale al la seconda de la se		
Data Series							Functions	EALTING.	CALIFIC	
	Al	7	8	9	,	4	LINFIT	LINFITSLP	LINFITXINT	-
	AV		-				LINFITYINT	LOGFIT	LOGFITA	
		4	5	6	*	EE	LOGFITB	TANFIT	TANFITSLP	
	RES	1	2			7	TANFITXINT	TANFITYINT	POLY2FIT	
			-	-		è	POLY2COEFF	POLYNFIT	REGFIT	
		32.5	0	F=	•)	REGFITSLP	REGFITXINT	REGFITYINT	
		-					FFT			
					•	- 2	FFT_R	FFT_J	FFT_FREQ	
			-				IFFT_R	IFFT_I	FFT_FREQ_P	
		ABS		SQRT		EXP	SMOOTH			
		100	<u> </u>	110		00174	Misc			
		LOG		LIN		DELIA	COND	8		*
pply Set to	Future and curr	ently checked	runs	-						

組み込みのFFT関数とその説明を表4に示す。これらの方程式は、実数および 虚数入力アレーに対してFFTまたは逆FFTを実行し、次いで実数または虚数成 分を出力することができる。2つの式は、入力時間アレーから周波数のアレーを 返す。スムーズ関数は、高周波成分をゼロにすることによって、入力アレー上で デジタルフィルタリングを使用できる。

表4 FFTの式と解説

式	解説
FFT_R(実数、虚数)	与えられた実数と虚数入力アレーに対してFFTを行い、計算されたFFTの実数成分を出力する。
FFT_I(実数、虚数)	与えられた実数と虚数入力アレーに対しFFTを行 い、計算されたFFTの虚数成分を出力する。
IFFT_R(実数、虚数)	与えられた入力アレーに対して逆FFTを行い、1/N でスケーリングされた実数部分を返す。N はサンプル 数。
IFFT_I(実数, 虚数)	与えられた入力アレーに対して逆FFTを行い、1/N でスケーリングされた虚数部分を返す。N はサンプル 数。
FFT_FREQ(時間、許容値)	入力時間アレーから、FFT出力の周波数に対応す る周波数の配列を返す
FFT_FREQ_P(時間, 許容差)	入力時間アレーから、FFT出力の周波数に対応する 正の周波数のみの配列を返す
Smooth(X、パーセント)	高周波成分をゼロにすることで、入力アレーに 対してデジタルフィルタリングを実行する。

FFT式を使用する場合は、等間隔の時間間隔でデータを取得するのが最適で ある。時間配列を周波数の配列に変換する場合、FFT_FREQ 関数を使用する と、許容値パラメータを入力して、連続して間隔を空けられた時間データが均等に間 隔を空けられているかどうかを判断できる。入力時間配列の2点間の、パーセンテージ で表されるデルタが許容値より大きい場合、#REFがシートに返される。

計算された実数および虚数データアレイの出力サイズは、2の累乗となる。結 果として、取得されるデータ点の理想的な数は、64、128、256、512、 1024などの2のべき乗である。データポイントの数が2の累乗でない場合、返さ れるポイントの数は、次に低い2の累乗に減少する。

連絡先情報:

> * ヨーロッパのフリーダイヤルアクセスできな場合、電話: +41 52 675 3777 Br: 122018



K

TEK.COM (Link)でより貴重な資料を見つける

著作権© Tektronix.無断転載を禁じます。Tektronix 製品は、米国および外国の特許の対象となり、発行済みであり、係属中です。 本書の情報は、以前に公開されたすべての資料の情報に取って代わるものです。仕様および価格変更権限が予約されています。TEKTRONIXおよびTEKは、Tektronix, Inc.の登録商標です。その他のすべての商号は、各社のサービスマーク、 商標または登録商標です。